

Programm am Donnerstag, 09. Mai 2019		
07:30		Anmeldung
09:00	Bernhard Nick (HIGHVOLT)	Eröffnung HIGHVOLT KOLLOQUIUM
	Ministerpräsident Michael Kretschmer Helmar Rendez (LEAG) Florian Martin (TenneT) Wilfried Breuer (MR)	Impulsvorträge, Moderation der Diskussion durch HIGHVOLT
10:00	Thomas Steiner (HIGHVOLT)	Eröffnung Fachvorträge und Poster Session
	Florian Martin (TenneT)	Einführungsvortrag: Herausforderungen und technische Innovationen im deutschen Übertragungsnetz AC und DC on- und offshore
10:25		Kaffeepause
11:05	1.0 Vorsitz: Steffen Großmann (TU Dresden)	Prüfung von Betriebsmitteln I
	1.1 Enrico Bilinski (HIGHVOLT)	Fortschritte bei der Prüftechnik für GIL und GIS Prüfungen
	1.2 Maria Kosse (Siemens)	Erfahrungen zum Prüfen gasisolierter Gleichspannungssysteme
	1.3 Christian Frohne (Nexans)	Qualifizierungsprüfungen von HS DC extrudierten Kabeln
	1.4 Martin Hallas (TU Darmstadt)	Stromeinprägung von 5000 A DC auf einem HS-Potential von 660 kV DC: Aufbau eines neuen Generators für HGÜ-Langzeitprüfungen
12:25		Mittagspause
13:35	2.0 Vorsitz: Kay Rethmeier (FH Kiel)	Diagnose an Übertragungssystemen
	2.1 Karsten Backhaus (TU Dresden)	Grundlegende Aspekte der elektrischen Leitfähigkeit von Isoliermaterialien und Rückschlüsse zur Diagnose
	2.2 Ronald Plath (TU Berlin)	DC-Pattern Interpretation
	2.3 Stefan Tenbohlen (Uni Stuttgart)	UHF-kalibrierte Messungen
14:35	3.0 Vorsitz: Maik Koch (HS Magdeburg-Stendal)	DC-Systeme
	3.1 Ralf Pietsch (HIGHVOLT)	Herausforderungen an die Prüfung von DC-Hochspannungskabelsystemen
	3.2 Christian Freitag (TenneT)	Monitoring an Gleich- und Drehstrom-Hochspannungskabeln: Technologien, Potentiale, Herausforderungen
	3.3 Uwe Riechert (ABB)	Kompakte Schaltanlagen für vermaschte Offshore-HGÜ-Netze - zwischen Vision und Wirklichkeit
	3.4 Rolf Neubert (Siemens)	Neuartiges Testverfahren für HGÜ Stromrichterventile mit Hochleistungs-Funktionsgenerator
15:55		Kaffeepause
16:35	4.0 Vorsitz: Andreas Kuchler (FH Würzburg-Schweinfurt)	Podiumsdiskussion
	Ralf Pietsch (HIGHVOLT) Volker Hinrichsen (TU Darmstadt) Josef Kindersberger (TU München) Jörg Dorn (Siemens) Jan Brüggmann (Amprion)	Herausforderungen an die Komponenten im Einsatz von HGÜ-Übertragungsstrecken
17:35	Thomas Steiner (HIGHVOLT)	Veranstaltungshinweise
19:00		Abendveranstaltung

Programm am Freitag, 10. Mai 2019		
08:30	Thomas Steiner (HIGHVOLT)	Zusammenfassung des vorherigen Tages
08:40	5.0 Vorsitz: Markus Zink (FH Würzburg-Schweinfurt)	Einflüsse der Leistungselektronik auf die Netze und beim Prüfen
	5.1 Olivier Stalter (Frauenhofer ISE)	Entwicklung der Leistungselektronik im elektrischen Netz bis 2050
	5.2 Jan Meyer (TU Dresden)	Herausforderungen für Messung und Bewertung der Spannungsqualität im Übertragungsnetz
	5.3 Robert Nowak (HIGHVOLT)	Herausforderungen bei der Prüfung von Kabeln mit frequenzvariabler umrichter-gesteuerter Einspeisung
09:40		Kaffeepause
10:20	6.0 Vorsitz: Peter Werle (Leibniz Universität Hannover)	Herausforderung an Mittelspannungskomponenten und deren automatisierte Prüfung
	6.1 Raoul D. Harkenthal (HIGHVOLT)	Voll automatisiertes digitalisiertes Verteiltransformatorprüffeld
	6.2 Frank Busse (IPH)	Teilentladungsmessungen an Gießharztransformatoren vor Ort - eine technische Herausforderung?!
	6.3 Uwe Kaltenborn (HIGHVOLT)	Prüfung von 66 kV Array-Kabeln
	6.4 Stefan Kornhuber (HS Zittau/Görlitz)	Prüfung zu Umgebungsbedingungen bis zu 70 kV für IEC 60060-1
11:40		Posterprämierung
12:00		Mittagspause
13:20	7.0 Vorsitz: Uwe Schichler (TU Graz)	Prüfung von Betriebsmitteln II
	7.1 Nils Langenberg (RWTH Aachen)	Entwicklung einer modularen Hochleistungsprüfschaltung für Komponenten zukünftiger Gleichstromnetze
	7.2 Ulrich Sundermann (Amprion)	Shuntreaktoren variabel prüfen
	7.3 Michael Baronick (HIGHVOLT)	Was bedeutet Industrie 4.0 für Prüfanlagen und Diagnosegeräte online und offline?
	7.4 Volker Schmidt (HIGHVOLT)	Digitalisierung der Prüftechnik
14:20	Thomas Steiner (HIGHVOLT)	Zusammenfassung und Schlusswort
15:00		Exkursion zur HIGHVOLT Prüftechnik Dresden GmbH

Der Veranstalter behält sich Programmänderungen aus dringendem Anlass vor.